

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-115598
 (43)Date of publication of application : 02.05.1995

(51)Int.Cl.

H04N 5/44
H04N 7/015

(21)Application number : 05-260661

(71)Applicant : HITACHI LTD
NIPPON HOSO KYOKAI <NHK>

(22)Date of filing : 19.10.1993

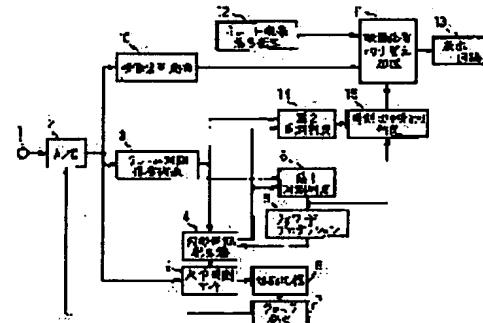
(72)Inventor : TSURU YASUTAKA
OKAMURA TAKUMI
KOJIMA NOBORU
NAGATA TATSUO
MATONO TAKAAKI
HASEGAWA TORU
YAMAKITA ATSUSHI
IWAMOTO TAKUJI

(54) VIDEO SIGNAL MUTE PROCESSING CIRCUIT

(57)Abstract:

PURPOSE: To prevent a video image uneasy to see colored at random from being displayed by providing a 1st synchronization discrimination means and a 2nd synchronization discrimination means to a video mute processing circuit for a MUSE receiver so as to detect a synchronization switching point of a MUSE signal accurately and quickly thereby applying video mute processing to the video signal only when the synchronization is switched.

CONSTITUTION: A 1st synchronization discrimination device 8 discriminates it to be 1st out of synchronism when a frame synchronizing signal detected by a frame synchronizing signal detector 3 is not introduced in a timing of an internal frame synchronizing signal generated by an internal synchronizing generator 4. A 2nd synchronization discrimination device 14 discriminates it to be 2nd out of synchronism where the internal synchronizing signal is not asynchronously with the incoming MUSE signal when a frame synchronizing signal detected by the frame synchronizing signal detector 3 is introduced in another timing of the internal frame synchronizing signal. A synchronization changeover discrimination device 15 discriminates it to be occurrence of synchronization changeover when both of 1st and 2nd out of synchronism take place to provide a mute signal.



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-115598

(43)公開日 平成7年(1995)5月2日

(51) Int.Cl.*
H 0 4 N 5/44
7/015

識別記号 庁内整理番号
M

F I

技術表示箇所

HO 4 N 7/00

A

審査請求 未請求 請求項の数2 OL (全 8 頁)

(21) 出願番号 特願平5-260661

(22) 出願日 平成5年(1993)10月19日

(71) 出願人 000005108
株式会社日立製作所
東京都千代田区神田駿河台四丁目 6 番地

(71) 出願人 000004352
日本放送協会
東京都渋谷区神南 2 丁目 2 番 1 号

(72) 発明者 都留 康隆
神奈川県横浜市戸塚区吉田町 292 番地 株式会社日立製作所映像メディア研究所内

(72) 発明者 国村 巧
神奈川県横浜市戸塚区吉田町 292 番地 株式会社日立製作所映像メディア研究所内

(74) 代理人 弁理士 並木 昭夫

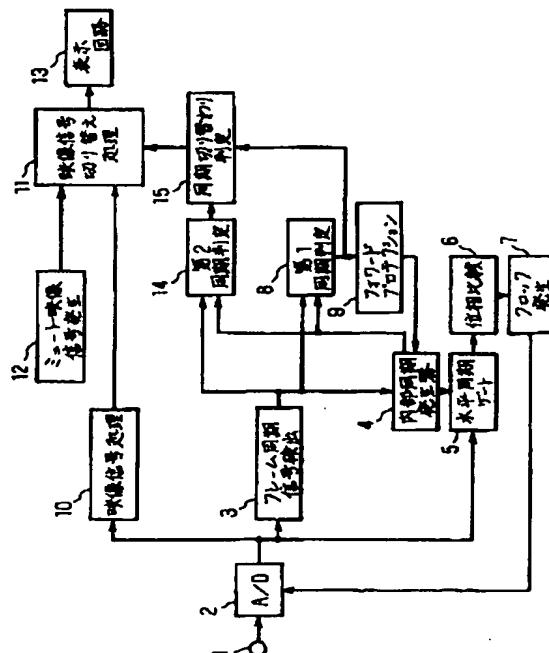
最終回に控ぐ

(54) 【発明の名称】 映像ミュート処理回路

(57) 【要約】

【目的】 MUSE受信機の映像ミュート処理回路において、送信局の切り替えに伴う同期信号の不連続を正確かつ迅速に検出し、速早く映像ミュート処理を施し、同期が不連続な期間に、無秩序な色の付いた見づらい映像を表示しないようにする。

【構成】 内部同期発生器4で発生する内部フレーム同期信号とフレーム同期検出器3で検出されたフレーム同期信号との位相関係から、同期はそれを判定する第1の同期判定器8と、同期存在を判定する第2の同期判定器14を設け、前記2つの同期判定器の判定結果により、同期切り替わり判定器15で選早く同期信号の不連続を判定し、映像出力ミュート処理を指示する。



出信号によって切替手段を制御し、それまでの映像信号をパターン信号に一時的に切り替えて表示回路に出力することで、乱れた画像に代わるパターン信号の一時的な表示を行い、映像ミュート処理を施すというものであった。

【0005】この従来技術による映像ミュート回路では、フレームパルス検出回路で検出したフレームパルス（同期信号）が所定のタイミングで検出されない場合に、同期はずれと判断しているが、衛星放送における降雨などでの影響による受信C/Nの劣化や、飛行物体による放送電波の瞬時の遮断などにより、同期はずれが起きているわけではないのに、フレームパルス検出回路でフレームパルスが一時的にそのときだけ検出されないことがある。

【0006】このような場合にも、同期はずれと判断して、受信機側の同期再引き込み動作を開始してしまうと、その間、受像画面が非常に見づらい画面となるので、そのようなことが起きないようにするために、一般には、フレームパルス検出回路でフレームパルスが検出されない状態が数フレームにわたって連続する場合に、同期はずれと判断し、同期はずれ検出信号を出力するように工夫されている。（以下このように工夫された処理をフォワードプロテクション処理と呼び、フレームパルスが検出されなくても同期はずれと判定しない連続フレーム数を、プロテクト回数と記す。）

【0007】このようにフォワードプロテクション処理を経て同期はずれが判断されると、フレームパルス検出回路は、新たなフレームパルスの検出を開始し、このようにして検出された新たなフレームパルスを基準に、受信機側の同期の再引き込みを行うようになっている。

【0008】

【発明が解決しようとする課題】さて一般にテレビ放送において、先にも述べた通り、例えば番組切り替えの時などに、その番組を放送する送信局を切り替えることがある。特に衛星放送の場合には、送信局を切り替える時に、切り替え後の信号（番組）と切り替え前の信号（番組）とは同期がとれない場合がある。

【0009】この場合、受信機側の従来の同期方式では、番組が切り替わってから、切り替わり後の番組の同期に再引き込みがなされるまでの間は、切り替え後の番組（映像信号）を切り替え前の同期のままで、受信機に取り込む処理をすることになるので、実際は同期がとれないことになる。

【0010】MUSE信号は、NTSC信号のような周波数分割多重方式の信号と違って、映像輝度信号、映像クロマ信号、音声信号、及び各種制御信号などが時間分割多重された信号であり、受信側では、その内部フレーム同期信号を基準に、到来信号（MUSE信号）の中から、それぞれのデータ（映像輝度信号、映像クロマ信号、音声信号、及び各種制御信号など）を取り込み処理

するため、同期がはずれると、誤ったデータを取り込んでそれぞれ処理してしまうことになる。

【0011】特に本来映像クロマ信号でないデータを、クロマ処理したときには、色が無秩序で、映像として意味の無い、非常に見づらい映像表示となる。このよう、色が無秩序な映像表示は、それが1、2フレームの期間しか表示されなくても、非常によく目立ち、見づらい映像表示となる。

【0012】一般には同期はずれの場合、前述の通り、C/Nの劣化やフレーム同期信号の欠落などに対する保護として、数回連続して同期はずれが起きてはじめて同期はずれと判断するフォワードプロテクション処理を施しているので、この見づらい映像表示を、そのプロテクト回数のフレーム期間表示しつづけることになる。

【0013】かかる見づらい映像の表示を防ぐには、先に述べた従来技術のように、その間、映像処理回路からの映像信号を遮断して画面に表示しないようにしたり、或いは乱れのない特定パターンを表示するなどして、映像ミュート処理を施すことが考えられるが、先に述べた従来技術の場合、フォワードプロテクション処理を経て同期はずれと判定されてからミュート処理を施すことになるものであったから、到来信号の同期の切り替わり（番組の切り替わり）を契機に起きたフォワードプロテクション処理の期間に表示される、無秩序に色がついた見づらい映像表示に対しては、映像ミュート処理を利かせることができないという問題があった。

【0014】本発明の目的は、衛星放送によるMUSEハイビジョン放送の受信に際し、送信局の切り替え（放送番組の切り替え）などに伴う同期信号の切り替えを正確かつ迅速に検出し、これにより速く映像ミュート処理を施すことを可能にして、従来フォワードプロテクション処理の施される期間中は少なくとも見づらい映像表示がなされていたのを解消することのできる映像ミュート処理回路を提供することにある。

【0015】

【課題を解決する手段】上記目的達成のため、本発明では、高品位テレビジョン信号を受信し、受信した該テレビジョン信号の中に含まれる同期信号の位相が、受信の途中で、それまでの第1の位相から第2の位相に切り替わっていることが検出されたとき、受信した前記テレビジョン信号をデジタル的に処理して得られる映像信号が表示回路へ出力されるのを一時的に止めてミュートをかける映像ミュート処理回路において、

【0016】フレーム同期信号検出手段と、内部同期発生手段と、第1の同期判定手段と、第2の同期判定手段と、ミュートをかける手段と、を第1の解決手段として具備することとした。

【0017】また上記目的達成のため、本発明では、映像ミュート処理回路において、フレーム同期信号検出手段と、水平同期信号検出手段と、内部同期発生手段と、

865511-7 中国科学院

水冰圆周器皿多鑄用赤土，內澆圓錐狀生土的器皿，其

『中華人民共和國憲法』第55條第1項規定：「中華人民共和國公民有遵守憲法和法律的義務。」

〔0025〕 1970年3月27日 〈蘇聯第27屆蘇聯最高蘇維埃代表大會的開幕式〉

時間効率化装置を用いた作成方法。

(0.029) 图 1 采样照片。A/D数据器 2 由 D 电源
驱动并由 D/A 转换器驱动采样照片。

【0023】表 2-2-1 装配图尺寸标注示例 2-1-17、2-1-18
从图中可以看出尺寸标注、零件号及明细栏的尺寸标注方法。
尺寸标注时应标注出尺寸段、零件号及明细栏尺寸。水平方向标注
尺寸时尺寸标注在尺寸段的上方。尺寸标注时应标注出尺寸段、零件号及明细栏尺寸。水平方向标注
尺寸时尺寸标注在尺寸段的上方。水平方向标注

【0019】第2回定期刊定手賃付、前記7回一回定期
信号发出手賃付賃出之手賃付一回定期信号付、前記第
1回定期刊定手賃付賃出之手賃付一回定期信号付、前記第
2回定期刊定手賃付賃出之手賃付一回定期信号付、前記7回一
回定期刊定手賃付賃出之手賃付一回定期信号付、前記第
2回定期刊定手賃付賃出之手賃付、前記第2回定期信号付、前記
20

【作用】前配比第 10 麻疹疫苗，受精卵高品质蛋白已被广泛地用作免疫佐剂，而第 10 麻疹疫苗接种出乎意料地能激发出生免疫应答，从而产生免疫记忆，使机体在再次接触麻疹病毒时，能迅速地产生免疫应答，从而达到免疫预防的目的。

[8100]

第 10 例題 制定手續書、第 20 例題 制定手續書、三二一
第 10 例題 制定手續書、第 20 例題 制定手續書、三二二
第 10 例題 制定手續書、第 20 例題 制定手續書、三二三
第 10 例題 制定手續書、第 20 例題 制定手續書、三二四
第 10 例題 制定手續書、第 20 例題 制定手續書、三二五
第 10 例題 制定手續書、第 20 例題 制定手續書、三二六
第 10 例題 制定手續書、第 20 例題 制定手續書、三二七
第 10 例題 制定手續書、第 20 例題 制定手續書、三二八
第 10 例題 制定手續書、第 20 例題 制定手續書、三二九
第 10 例題 制定手續書、第 20 例題 制定手續書、三二一〇
第 10 例題 制定手續書、第 20 例題 制定手續書、三二一

[8100]

卷之三

信号を、フレーム同期信号検出器3で検出し、これを受けた内部同期発生器4は、検出されたそのフレーム同期信号を基準に、内部フレーム同期信号、内部水平同期信号を発生する。内部水平同期信号で、水平同期ゲート5のゲートタイミングを制御して、到来MUSE信号中の水平同期信号期間を取り込み、位相比較器6でサンプリング位相ずれを検出し、クロック発生器7ではその位相差に応じてクロックの位相を変化させることで、A/D変換器2へ適正なサンプリングクロックを供給する。以上によりPLLループを構成し、内部同期信号到来MUSE信号に同期させる。

【0030】一方、前記フレーム同期信号検出器3で検出されたフレーム同期信号は、第1の同期判定器8及び第2の同期判定器14にも導かれる。第1の同期判定器8は、内部同期発生器4で発生する内部フレーム同期信号のタイミングにおいて、フレーム同期信号検出器3で検出されたフレーム同期信号が導かれてこない場合に第1の同期はずれと判定する。

【0031】数回連続して同期はずれと判定されてはじめて同期はずれと判断するフォワードプロテクション処理回路9は、第1の同期判定器8の同期はずれ判定に対し、例えばフレーム同期検出が、連続8フレーム分にわたり、はずれ判定が続けば、同期が切り替わったと判断し、内部同期発生器4に指示して同期の再引き込みを行うようとする。これによりC/Nの劣化やフレーム同期信号の一時的欠落による1~2回の誤った同期はずれで同期切り替わりと判定し同期の再引き込みを行うことを防ぐ。

【0032】第2の同期判定器14は、内部同期発生器4の発生する内部フレーム同期信号のタイミング以外において、フレーム同期信号検出器3で検出されたフレーム同期信号が導かれてくる場合、内部フレーム同期信号と到来MUSE信号の同期がとれていないとして、第2の同期はずれと判定する。

【0033】同期切り替わり判定器15は、第1の同期判定器8からの第1の同期はずれと、第2の同期判定器14からの第2の同期はずれが、両方生じた場合に同期切り替わりが起こったと判定し、映像信号切り替え処理回路11にミュート信号を送る。映像信号切り替え処理回路11は、ミュート信号を受けると、映像信号処理回路10からの信号に代えて、ミュート映像信号発生器12からの信号（例えば黒やグレーなどの単色パターン信号）を表示回路13へ出力するように切り替えるか、或いは表示回路13へ如何なる信号も出力されないように信号遮断することにより、映像ミュート処理を施す。

【0034】以上により本実施例では、例えば放送の送信局が切り替わった場合に起こる同期切り替わりを正確、かつ迅速に検出することができるので、同期が切り替わってすぐに、到来信号（MUSE信号）を処理して得られる映像信号から、例えば黒やグレー等の単色映像

信号に切り替えてパターン表示をするか、或いは表示回路に入力する如何なる信号も遮断して映像の表示されない状態を作り出すかして映像ミュート処理を施すことにより、従来フォワードプロテクション処理の施されているあいだ、無秩序に色が付いた見づらい映像を表示していたのを、解消させることができる。

【0035】次に、図2は本発明の第2の実施例を示すブロック図である。同図において、201は水平同期検出器、202は第2の同期判定器、でありその他の構成要素は図1の実施例のそれと同じである。

【0036】図2を参照する。水平同期検出器201は、デジタルMUSE信号に含まれる水平同期信号を検出し、この検出したタイミングで検出水平同期信号を出力する。第2の同期判定器202は、内部同期発生器4より導かれる内部水平同期信号のタイミング以外において、水平同期検出器201から検出水平同期信号が入力されたとき、内部同期信号に同期していないMUSE信号が到来しているとして同期はずれと判定する。

【0037】同期切り替わり判定器15では、図1の実施例の場合と同様に、第1の同期判定器8と第2の同期判定器202との両方で同期はずれと判定されたとき（放送番組の切り替わりなどによる同期の切り替わりが起きたと判断して）ミュート信号を映像信号切り替え処理回路11に出力する。これにより、図1の実施例の場合と同様に、放送の送信局が切り替わり、到来MUSE信号の同期が切り替わった場合などに、映像ミュート処理を実施することができる。

【0038】図3は、図2における水平同期検出器201の具体的な構成例を示すブロック図である。図3において、301はデジタルMUSE信号入力端子、302は入力ゲート回路、303はパターンマッチング回路、304はマッチング回数累積回路、305は内部1ラインカウンタ、306は出力端子である。

【0039】図3において、まずデジタルMUSE信号入力端子301から信号が入力され、入力ゲート回路302を通過する。初期状態では、入力ゲート回路302は到来するすべての信号を通過させる。パターンマッチング回路303は、入力ゲート回路302を通った信号と、別に保持する水平同期信号波形のパターンとを比較し、一致している場合には一致信号を出力する。一致信号は、1ラインカウンタ305とマッチング回数累積回路304に導かれる。

【0040】1ラインカウンタ305は、一致信号を受けると、そのタイミングから1ライン間隔で、入力ゲート回路302にゲート信号を送り、該入力ゲート回路302を通過する信号にゲートをかける。これは、パターンマッチング回路303で水平同期信号波形が検出されると、それから1ライン間隔で水平同期信号波形が到来する筈なので、そのタイミングを見計らって入力ゲート回路302にゲートをかけてやるためである。

る。

【図3】図2における水平同期検出器201の具体的な構成例を示すブロック図である。

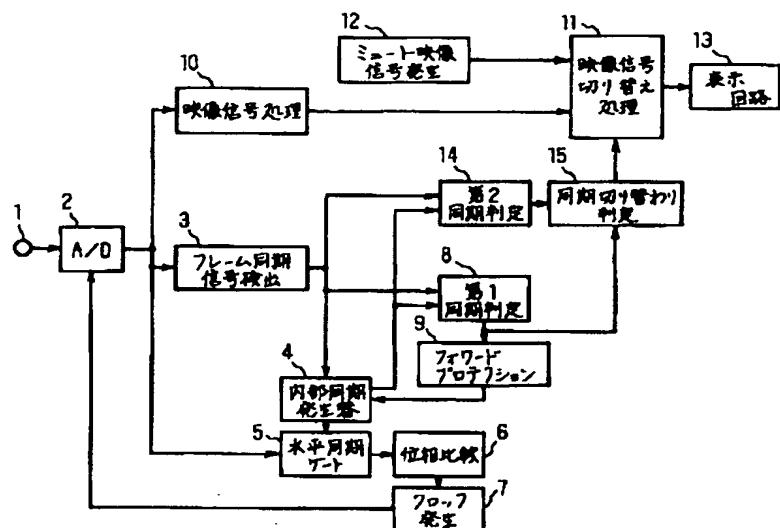
【図4】本発明の第3の実施例を示す図。本発明の第3の実施例を示すブロック図である。

【符号の説明】

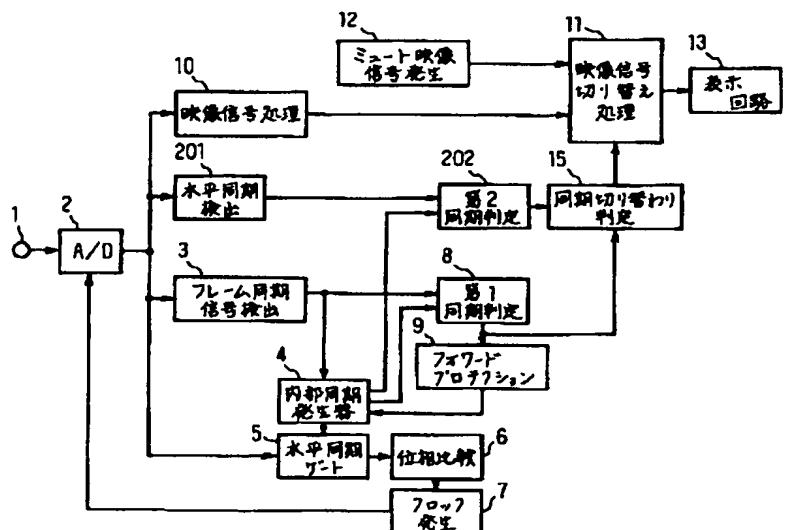
1…入力端子、2…A/D変換器、3…フレーム同期信号検出器、4…内部同期発生器、5…水平同期ゲート、6…位相比較器、7…クロック発生器、8…第1の同期*

* 判定器、9…フォワードプロテクション処理回路、10…映像信号処理回路、11…映像信号切り替え処理回路、12…ミュート映像信号発生器、13…表示回路、14…第2の同期判定器、15…同期切り替わり判定器、201…水平同期信号検出器、202…第2の同期判定器、301…入力端子、302…入力ゲート、303…パターンマッチング回路、304…マッチング回数累積回路、305…内部1ラインカウンタ、306…出力端子。

【図1】

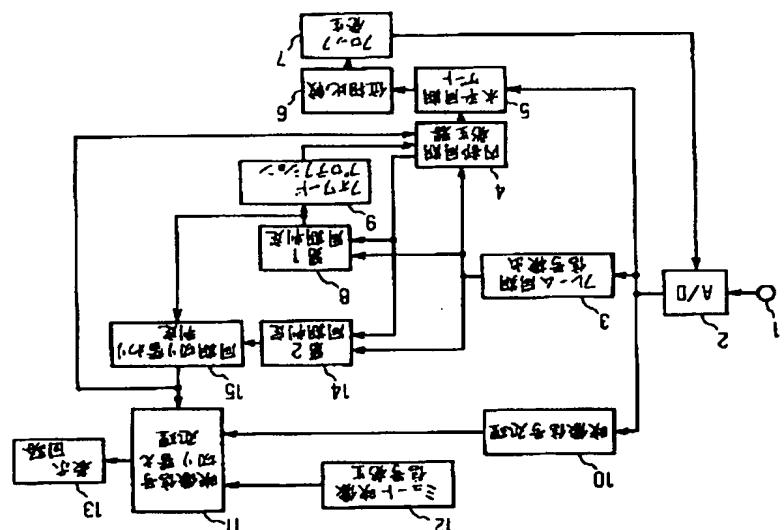


【図2】

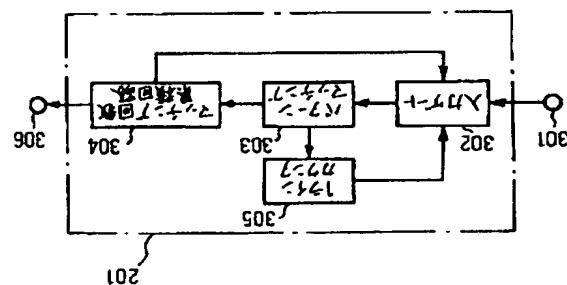


(72) 證明書 小島 昇
神奈川県 水戸市 水戸市
其会社日 梶原川原
其会社日 梶原川原
(72) 證明書 小島 昇
神奈川県 水戸市 水戸市
其会社日 梶原川原
其会社日 梶原川原

卷之二十一



44



〔三〕